(9) 日本国特許庁 (JP)

①特許出願公開

^⑫ 公開特許公報 (A)

昭58-35956

 5) Int. Cl.³
H 01 L 25/04 21/58

識別記号

庁内整理番号 7638—5 F 6679—5 F 43公開 昭和58年(1983)3月2日

発明の数 1 審査請求 未請求

(全 5 頁)

每混成集積回路装置

②1特

願 昭56—134122

②出 原

願 昭56(1981)8月28日

⁽⁷⁾発 明 者

栗原保敏

日立市幸町3丁目1番1号株式 会社日立製作所日立研究所内 仰発 明 者 八野耕明

日立市幸町3丁目1番1号株式会社日立製作所日立研究所内

⑪出 願 人 株式会社日立製作所

東京都千代田区丸の内1丁目5

番1号

個代 理 人 弁理士 高橋明夫

明 細 書

発明の名称 混成集積回路装置

特許請求の範囲

1. 板状又はフイルム状絶縁物と該絶縁物の第1 の主表面側に一体化された金属支持板と該絶縁物 の第1の主表面に対向する第2の主表面側に一体 化された実質的にモリブデンあるいはタングステ ンから成る金属板とを有し、該金属支持板と金属 板とが相互に熱的に結合されるとともに電気的に 分離され、該金属板上に複数の半導体素子ペレットが導電性金属ソルダを介して固着されてなることを特徴とする混成集積回路装置。

発明の詳細な説明

本発明は混成集積回路装置に係り、特に大電力 容量の混成集積回路装置用絶縁基板に関する。

高出力トランジスタ等の半導体素子を複数個塔 載した混成集積回路装置(以下混成IC)では、 数アンペア以上の主電流が流れるが、この際半導 体素子としてのトランジスタペレットは通常発熱 する。この発熱に起因する特性の不安定化や寿命 の加速的劣化を避けるため、トランジスタペレツトが許容制限温度を越えて昇温するのを防止する 万法がとられなければならない。又、混成ICに 塔載される回路素子、中でも半導体素子は他の回 路累子と電気的に絶縁されなければならない場合 が多い。さらに、高度な機能が要求される混成 ICでは、塔載された回路素子が外部からの影響、 とくに電磁波妨害を受けないようにするための方 策や安全上の見地から、回路素子はその収納容器 から電気的にしや断されていなければならない。

このような要請を満たすためには放熱性や電気 絶縁性に優れた絶縁基板が必要になる。このよう な絶縁基板を有する混成ICの一例として、第1 図に示す断面図のように、ヒートシンクとしての 役割を併せて担う銅のごとき支持板1上に鉛ー場 系はんだ等からなる第1の金属層2を介してアル ミナ板3を固着し、このアルミナ板3上の所要面 に選択的に設けられた金属化層及び鉛ー場系はん だ等からなる第2の金属層4上にモリフデンやタ ングステンのようなスペーサ5を鉛ー場系はんだ 等を介して一体化された構造物が知られている。 この際、半導体素子6はスペーサ5上に鉛ー鯣系 はんだにより接着される。

しかしながら、以上のごとき従来の絶縁基板を用いた混成ICでは、次のような未解決の課題が残されていた。即ち、鉛一錫系はんだの電気伝導率は一般に導体として用いられる銅,アルミニウム,銀等に比べて小さいことや、鉛一錫系はんだを熱酸着する際はんだ層内にボイドが発生するがこのボイドの存在により、混成ICの主要な電流路となる第2の金属層4の電気抵抗が大きくなる。この抵抗成分が大きいほど混成ICの電力損失が増大するとともに電気的なスイッチングスピードの低下が著しくなる。この問題は大容量の混成ICほど深刻である。

この欠点を改良した混成ICとして、第2図に示すように、スペーサ5と第2の金属層4間に銅のことき導体板8を追加した構造が知られている。この際導体板8とスペーサ5は第3の金属層9で一体化されている。この場合は導体板8の存在に

され、該金属支持板と金属板とが相互に熱的に結合されるとともに電気的に分離された構造物にかいて、該金属板がモリプデン又はタングステンあるいはこれらを主成分とする合金材・クラッド材からなり、該金属板上に複数の半導体素子ペレットが導電性金属ソルダを介して固着されることを特徴とする。

よつて電気抵抗の増大、即ち電力損失の増大及びスイッチングスピードの低下を防止する点では有効であるが、部品点数が増えるとともに混成集積回路装置の組立工数が増すなど経済性の点では不利である。又、導体板8とアルミナ板3との一体化部は発熱体となる半導体素子6に近接しているため熱ストレスを受けやすい。この際銅の熱膨張係数(18×10-0/℃)とすかミナのそれ(6.3×10-0/℃)とは差が大きく、一体化部の熱疲労が進行しやすい。この問題は一体化部の面積が大きいほど深刻である。

本発明は前述の欠点を改め、放熱性を損なわずに、電流路の電気抵抗の増大を防止し、併せて部品点数の少ない簡素を構成の混成ICを提供することを目的とする。

以上の目的を達成してなる本発明の混成集積回路装置は、少くとも板状又はフィルム状絶縁物、 該絶縁物の第1の主表面側に一体化された金属支 持板、そして該絶縁物の第1の主表面に対向する 第2の主表面側に一体化された金属板とから構成

以上の構成によれば、モリプデンやタンクステンの熱膨張係数(モリプデン: 4.9×10⁻⁰/で、タンクステン: 4.5×10⁻⁰/で)がセラミクス板のそれ(アルミナ: 6.3×10⁻⁰/で、窒化シリコ

ン: 3.5×10⁻⁰/℃,窒化アルミニウム:4.8× 10°°/℃,窒化ポロン:1.4×10°°/℃,炭化シ リコン: 4×10⁻⁶/℃,酸化ベリリウム: 7.6× 10℃/℃) に近接しているため、これらの一体化 部における熱疲労を防止できる。又、絶縁物13 が樹脂の場合はモリブテンやタングステンとの熱 膨張係数差が大きいが、これら樹脂は軟らかくそ れ自体で熱歪を吸収するため一体化部の熱疲労は 起りにくい。加えて金属板11としてのモリブデ ンやタングステンが混成ICの主要な電ת路とし ての役割を担い、半導体素子が金属板11上に直 接搭載されるため抵抗成分の増大を避けることが できる。さらに金属板11上に複数個の半導体素 子6が搭載され、かつ金属板11も絶縁物13に 直接一体化されるため部品点数の低減や工数の低 滅に多大の寄与をする。なお、これら金属板の熱 膨張係数は半導体素子6の材料であるシリコンの それ(~3×10⁻⁰/℃)に近接しているため、熱 疲労を防止し得ることは当然であり、したがつて 従来構造において必要としたスペーサ 5 は不要と

ものである。

本モジュールのダイオードペレット26と銅支持板21間の熱抵抗は0.35℃/W と第2図に示すと同様のモジュールに比べて孫色のない値が得られた。これは、モリブデン板そのものの放熱性(熱伝導率:0.35 cal/cm・C・s)に比べて必ずしものそれにはないが、実質的にモリブデン板23が導体で割を担うため、第2図における導体板8が不でしたが、第2図における導体板8が不でしたが、第2図における時体板8が不でしたが、第2図における時体板8が不でしたがででです。3に搭載されているためなって、後、と、2個のダイオードペレット26はペレンがあるためでで発熱を広げるのに有効な構造にないたくをからの発熱を広げるのに有効な構造にないたくを表してきること、により総合的にモジュールとしての放熱性を向上し得たものと考えられる。

又、本実施例のモジュールの電力損失は実質的 に第2図の構造の場合と同等であることが確認された。これは主要な電流路が厚いモリプデン板 23で構成されているため、電気抵抗の増大を遊 なる。

以下、本発明を実施例により更に詳細に説明する。

実施例1

本実施例では 5 A 級整流回路モジュールに適用 した場合を説明する。

とのモジュールは、第4図に示すように、表面にニッケルめつきを施した幅32mm,長さ60mm,厚さ1.6mmの銅支持板21と、両面に湿式法によって形成したタングステン層とその上にめつきによって形成したニッケル増からなる金属化領域を有する幅25mm,長さ30mm,厚さ0.6mmのアルミナ板22と、表面にニッケルめつきを施した幅22mm,長さ12mm,厚さ0.5mmのモリブデン板23を鉛ー鯣系はんだ24,25を介して一体化した構造を有する。モリブデン板23上にはシリコンダイオードベレット26をそれぞれ2個ごコンダイオードベレット26をそれぞれ2個ごコンダイオードベレット26をそれぞれ2個ごコンダイオードベレット26をそれぞれ2個ごの電気配線、樹脂モールド(図示せず)を施して整流ブリッジ回路を有するモジュールとした

け得た結果と考えられる。さらに、モリブデン板23上にダイオードペレット26を複数個搭載できしかも部品数を低減できるため、工数の低減ひいては経済性の向上をはかり得ることが確認された。なお、本モジュールに、室温(5分)ー+150℃(25分)ー室温(5分)ー-55℃(5分)…… の熱サイクルを500回、そしてダイオードペレットに断続通電して50℃の温度変化を20,000サイクル与えたが、アルミナ板22とモリブデン板23間の接着部には何等の異常も見出されなかつた。これは両者の熱膨張係数が近接しているため熱疲労を生じにくい構成になつていることに起因している。

実施例2

本実施例では前記実施例1と同様であるが、モリブデン板23の代りに表面にニッケルめつきを施した同寸法のタングステン板を用いたものである。

本モシュールの放熱性、電力損失、経済性そし て耐熱疲労性は前記実施例1とほぼ同等であつた。 この理由は前記実施例1と同様である。

実施例3

本実施例では50A級インバータの電流制御パ ワーモジュールについて説明する。

本モジュールは第5図に示すように、表面にニ ッケルめつきを施した幅 28mm, 長さ 90mm, 厚 さ3mmの銅支持板31と、湿式法によつて形成 したタンクステン層およびその上にめつき法で形 成したニツケル層からなる金属化領域を両面に (ただし上面においては選択的に)有する幅20 mm、長さ30mm, 厚さ0.5mm のアルミナ板32 と、これら金属化領域の半導体素子搭載部に配置 された厚さ 0.5mmのモリブデン板 3 3 と、金属化 領域の他の部分に配置されたアルミニウムをクラ ツドした鉄ーニツケル合金板34、35、36と をそれぞれの間に鉛ー錫系はんだ37,38, 39を介して一体化した構造を有する。なお、(a) は平面図であり、(b)は(a)におけるA-A'での断面 図である。モリプデン板33上にはシリコントラ ンジスタベレツトを4個、そしてジリコンダイオ

とが確認された。これは、前記実施例1と同様の 理由によりモジュール内でのスイッチング動作が 正常になされたためである。なお、本実施例モジ ユールにおいても前記実施例1と同様の経済的効 果が認められた。

以上、本発明を実施例により説明したが、本発明はこれらのみに限定されるものではなく、例えば次のような構成の場合でも本発明の効果ないし利点を享受できる。

- (1) 金属支持板とモリプデン又はタングステン板 からなる金属板とが樹脂物からなる絶縁物を介 して一体化されているような場合。この場合で も、金属板には複数個の半導体素子が搭載され ることには変りない。
- (2) 金属板上に複数個の半導体素子とともに他の 回路素子、例えば抵抗、コンデンサの如き素子 が併せて搭載された場合。
- (3) 金属板がモリブデンあるいはタングステンを 主成分として含む合金材あるいは他の金属薄層 を一体化したクラッド材である場合。

ードベレット1個(いずれもモリブデン板1枚当りの数)を鉛ー錫ー銀系はんだを介して固着し、 所定の電気配線、樹脂モールド(図示せず)を施 して第6図に示す電気回路を有するモジュールを 得た。

たお、第6図において、101,102,103, 104はダイオード、201,202,203, 204,205,206,207,208はトランジスタ、301,302は抵抗である。

以上の構成で得たモジュールを5kVA級インバータに組込み、定格電力に対して150多の過負荷運転を試みたが、1,000時間の連続運転をしても正常に作動することが確認された。又、150多過負荷の断続運転を1000回試みた結果、正常を作動がなされた。以上のように安定した作動がなされたのはインバータの電力回路を担うモジュールの作動が安定になされたためであり、この理由は前記実施例1の場合と同様である。さらに、このインバータで、500Hz~5000Hz の周波数帯域での電流制御を試みたが正常に作動するこ

以上のように、本発明によれば次の効果ないし 利点を**亨**受できる。

- (1) 熱流経路に存在する部品点数を減らし、熱を 広げて伝達し、熱伝導性の左程よくないはんだ の使用量を減らすことが可能なため、総合的に 絶縁基板の放熱性を高めることができる。
- (2) 主要な電流路が厚い金属板で構成されている ため電気抵抗の増大を避けることができる。こ のことにより電力損失の低減やスイッチングス ビードの低下防止をはかり得る。
- (3) 部品点数が少なく、したがつて製作工数を減 らすことができるため、経済的効果が大きい。
- (4) 金属板としてモリプデン又はタングステンを 用いるため、絶縁物としてのセラミクス板との 一体化部の熱疲労を低減できる。

図面の簡単な説明

第1図および第2図は従来例を示す図、第3図ないし6図は本発明の実施例を示す図である。 12…支持板、13…絶縁物、11…金属板、6, 26…半導体案子。



